This Page Is Inserted by IFW Operations and is not a part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images may include (but are not limited to):

- BLACK BORDERS
- TEXT CUT OFF AT TOP, BOTTOM OR SIDES
- FADED TEXT
- ILLEGIBLE TEXT
- SKEWED/SLANTED IMAGES
- COLORED PHOTOS
- BLACK OR VERY BLACK AND WHITE DARK PHOTOS
- GRAY SCALE DOCUMENTS

IMAGES ARE BEST AVAILABLE COPY.

As rescanning documents will not correct images, please do not report the images to the Image Problem Mailbox.

PATENT ABSTRACTS OF JAPAN

(11) Publication number: 07336639 A

(43) Date of publication of application: 22 . 12 . 95

(51) Int. CI

H04N 5/92 G11B 20/10

(21) Application number: 06129216

(22) Date of filing: 10 . 06 . 94

(71) Applicant:

HITACHI LTD

(72) Inventor:

YOSHIDA SUSUMU TAKEUCHI TOSHIFUMI SUZUKI HIDEAKI KAWAMAE OSAMU NAGAI YUTAKA

OKU MASUO TSUBOI YUKITOSHI

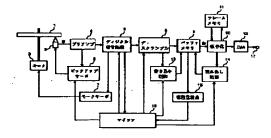
(54) DISK RECORDING DEVICE

(57) Abstract:

PURPOSE: To reproduce digital data coded at a different compression rate for each period from a disk continuously and to avoid overflow and underflow of a buffer memory.

CONSTITUTION: A read control circuit 14 reads data from a buffer memory 9 at a transmission rate in response to a compression rate on a request from a decoding circuit 10. A storage quantity detection circuit 15 detects the storage quantity of the buffer memory 9 and moves a pickup 3 by one track inward when an overflow is going to be caused and after idle reading by one rotation, a write control circuit 13 restarts writing data to the buffer memory 9. Furthermore, an underflow is avoided for the buffer memory 9 by providing a capacity of larger than the data quantity read for a time required for one rotation of an outermost circumference at a data transmission rate from the disk 1.

COPYRIGHT: (C)1995,JPO



(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平7-336639

(43)公開日 平成7年(1995)12月22日

/E11	1-4	Cl. ⁶	
(DI)	ını	.	

識別記号

庁内整理番号 FI

技術表示箇所

H04N 5/92

G11B 20/10

301 Z 7736-5D

H04N 5/92

Z

審査請求 未請求 請求項の数6 OL (全 8 頁)

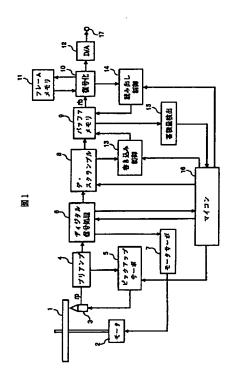
(21)出願番号	特願平6-129216	(71) 出顧人 000005108
		株式会社日立製作所
(22)出顧日 平成6年(1994)6月10日	平成6年(1994)6月10日	東京都千代田区神田駿河台四丁目6番均
		(72)発明者 吉田 進
		神奈川県横浜市戸塚区吉田町292番地
		式会社日立製作所映像メディア研究所に
		(72)発明者 竹内 敏文
		神奈川県横浜市戸塚区吉田町292番地
		式会社日立製作所映像メディア研究所内
		(72)発明者 鈴木 秀明
		神奈川県横浜市戸塚区吉田町292番地
		式会社日立製作所映像メディア研究所内
	(74)代理人 弁理士 武 顯次郎	
	最終頁に統	

(54) 【発明の名称】 ディスク再生装置

(57)【要約】

【目的】 期間毎に異なる圧縮率で符号化されたディジタルデータを、ディスクから連続的に再生すると共に、バッファメモリのオーバーフロー及びアンダーフローを回避する。

【構成】 読み出し制御回路14は復号化回路10からの要求により、圧縮率に応じた伝送レートでバッファメモリ9からデータを読み出す。蓄積量検出回路15はバッファメモリ9のデータ蓄積量を検出し、オーバーフローが発生しそうになるとピックアップ3を1トラック内側に移動し、1周分空読みした後に、書き込み制御回路13がバッファメモリ9へのデータ書き込みを再開する。さらにバッファメモリ9は、ディスク1からのデータ伝送レートで最外周1周に要する時間で読み出されるデータ量分以上の容量を持つことにより、アンダーフローを避けることが可能となる。



【特許請求の範囲】

【請求項1】 期間毎に異なる伝送レートに合うように、前記伝送レートの情報も含めて符号化されたディジタルデータがらせん状または同心円状に記録トラックに記録されているディスクを再生するディスク再生装置において、

前記ディスクから読み出されたディジタルデータを一時 的に記憶する記憶手段と、前記記憶手段への前記ディジ タルデータの書き込みを制御する書き込み制御手段と、 前記ディジタルデータから前記伝送レート情報を取り出 10 すことのできる復号化手段とを具備し、

前記復号化手段は前記記憶手段から前記伝送レート情報 による伝送レートで前記ディジタルデータを読み出すよ うに制御する読み出し制御手段を備えたことを特徴とす るディスク再生装置。

【請求項2】 期間毎に異なる伝送レートに合うように、前記伝送レートの情報も含めて符号化されたディジタルデータがらせん状または同心円状に記録トラックに記録されているディスクを線速度一定で回転させる回転手段と、前記ディスクからデータを読み取るデータ読み 20取り手段とを有するディスク再生装置において、

前記ディスクから読み出されたディジタルデータを一時 的に記憶する記憶手段と、前記記憶手段への前記ディジ タルデータの書き込みを制御する書き込み制御手段と、 前記ディジタルデータから前記伝送レート情報を取り出 すことのできる復号化手段とを具備し、

前記復号化手段は、前記記憶手段から前記伝送レート情報による伝送レートで前記ディジタルデータを読み出すように制御する読み出し制御手段と、前記記憶手段の蓄積量を検出する蓄積量検出手段とを具備し、

前記蓄積量検出手段が前記記憶手段の容量以上の蓄積量を検出した場合には、前記書き込み制御手段は前記記憶 手段への前記ディジタルデータの書き込みを停止し、同時に前記データ読み取り手段を前記記録トラックの1ライン分内側へ移動し、前記データ読み取り手段が移動前の位置に戻ってきた時点で前記記憶手段への前記ディジタルデータの書き込みを再開するように構成したことを特徴とするディスク再生装置。

【請求項3】 前記記憶手段の容量Mは、前記ディスクから前記ディジタルデータを読み出す伝送レートrpと、前記データ読み取り手段が前記ディスクの最外周の前記記録トラック上にある場合に1周に要する時間Tとにより、M≧rp×Tという条件の下で決定されることを特徴とする請求項2記載のディスク再生装置。

【請求項4】 期間毎に異なる伝送レートに合うように、前記伝送レートの情報も含めて符号化されたディジタルデータがらせん状または同心円状に記録トラックに記録されているディスクを再生するディスク再生装置において、

前記ディスクから読み出されたディジタルデータを一時 50 ートは固定である。そのため、記録する符号化データに

的に記憶する第1の記憶手段と、前記第1の記憶手段への前記ディジタルデータの書き込みを制御する書き込み制御手段と、復号化のための第2の記憶手段を含み前記ディジタルデータから前記伝送レート情報を取り出すことのできる復号化手段と、前記復号化手段に付随する第3の記憶手段とを具備し、

前記復号化手段は前記第1の記憶手段から前記伝送レート情報による伝送レートで前記ディジタルデータを読み出すように制御する読み出し制御手段を備えたことを特像とするディスク再生装置。

【請求項5】 前記第1の記憶手段を前記第2の記憶手段で兼用することを特徴とする請求項4記載のディスク再生装置。

【請求項6】 前記第1の記憶手段及び前記第2の記憶手段を前記第3の記憶手段で兼用することを特徴とする 請求項4記載のディスク再生装置。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、ディスク再生装置に係 り、特に、変動する圧縮率の下で符号化された符号化デ ータを再生するディスク再生装置に関する。

[0002]

【従来の技術】従来、ディスクを用いてディジタルデー タを記録再生するシステムの代表例としては、例えば、 特開平1-200793号公報(文献1)に述べられて いるように、データを光学的に読み取れるように記録し たCD-ROMがある。CD-ROMはオーディオ用の CDと同じ光ディスクにデータを記録したものであり、 データは記録トラックを有し、らせん状(渦巻状)にデ ィスクに記録されている。データの記録フォーマット は、前記文献1に述べられているようにフレームと呼ば れる最小単位を構成しており、各フレームは同期デー タ、サブコード、主情報のディジタルデータ、エラー訂 正コードから構成される。さらに、ディスク上の記録 は、98フレーム分(2352バイト)の前記ディジタ ルデータを1セクタとするセクタ構造が採られていて連 続しており、各セクタは12バイトの同期データ、アド レスとモードを示す4バイトのヘッダデータ、2048 バイトのディジタルデータ、288バイトのエラー検出 ・訂正コードから構成される。ただし、同期データを除 く前記2340バイトに対しては、信号のパワースペク トルの平均化を図るためにスクランブル処理が施された 後に記録されている。

【0003】ここで、動画像信号等を高能率符号化して符号化データを得る場合、圧縮率を変化させるということは、単位時間当たりに伝送可能なデータ量が変動するということなので、即ち符号化データの伝送レートを変化させるということに相当する。しかし、基本的にはディスクからは線速度一定でデータが読み出され、伝送レートは関字である。これは、記録する符号ルデータに

10

ついては、平均伝送レートをディスクの固定伝送レート に合わせるような圧縮率で、符号化が施されなければな らない。一方で動画像信号は全ての時間で性質が同じで はなく、例えば映像の動きの激しいシーンは圧縮率を下 げて、映像の動きの少ないシーンは圧縮率を上げた方 が、全体として劣化が目立たなくなり、記録時間の減少 につながる場合がある。

【0004】前記CD-ROMを用いて伝送レートが変動する符号化データを再生する方式の例としては、前記文献1に述べられているように、伝送レート情報に応じてモータの回転制御を行い、ディスクからの伝送レートを変化させるという方法があった。また、ディスクが固定伝送レートの場合には、同じく前記文献1に述べられているように、符号化データの伝送をある期間スキップあるいはポーズするというものがあり、これにより等価的に最大伝送レートよりも低速の伝送レートを実現していた。

[0005]

【発明が解決しようとする課題】上記従来技術においては、ディスクからデータが固定伝送レートで読み出され 20 る場合に、符号化時に符号化データ量の変動に応じてデータ伝送レートを変化させてバッファメモリ内のデータ量を制御しており、期間毎に変動する伝送レートで圧縮された符号化データを取り扱うということに関しては、特に考慮されていなかった。

【0006】従って、本発明の第1の目的は、上記従来 技術の問題点を解決し、ディスクからは固定伝送レート でデータの読み出しを行いながら、期間毎に変動する圧 縮率で符号化された符号化データを、夫々の圧縮率に応 じた伝送レートで再生可能なディスク再生装置を提供す ることにある。

【0007】また、本発明の第2の目的は、前記符号化データを変動する圧縮率に応じた伝送レートで再生した場合に、バッファメモリがオーバーフローあるいはアンダーフローを起こさないような制御を行い、最適なバッファメモリの容量の決定を可能とするディスク再生装置を提供することにある。

【0008】さらに、本発明の第3の目的は、前記符号 化データを復号化するために必要な幾つかのメモリを含 めて、最少限のメモリ数で動作可能なディスク再生装置 40 を提供することにある。

[0009]

【課題を解決するための手段】

(1) 上記第1の目的を達成するために、本発明は、符号化データの復号化手段からの要求により符号化データの圧縮率に応じた伝送レートでバッファメモリからデータを読み出すものとし、そのためのバッファメモリへの書き込み制御手段と読み出し制御手段を設ける。

【0010】具体的には、期間毎に異なる伝送レートに る受信バッファメモリやフレームメモリ等合うように、前記伝送レートの情報も含めて符号化され 50 ファメモリと兼用するような構成とする。

たディジタルデータがらせん状または同心円状に記録トラックに記録されているディスクを再生するディスク再生装置において、前記ディスクから読み出されたディジタルデータを一時的に記憶する記憶手段と、前記記憶手段への前記ディジタルデータの書き込みを制御する書き込み制御手段と、前記ディジタルデータから前記伝送レート情報を取り出すことのできる復号化手段とを具備し、前記復号化手段は前記記憶手段から前記伝送レート情報による伝送レートで前記ディジタルデータを読み出すように制御する読み出し制御手段とを備えたものである。

【0011】(2) また上記第2の目的を達成するために本発明では、バッファメモリのデータ蓄積量を検出する蓄積量検出手段を設け、この蓄積量がバッファメモリの容量以上になった場合には、バッファメモリへの書き込みを中断し、同時にピックアップを1トラック内側に移動するような制御手段を設け、ディスクが1周してピックアップが移動する直前の位置に戻った後に、バッファメモリへの書き込みを再開するようにする。

【0012】具体的には、期間毎に異なる伝送レートに 合うように、前記伝送レートの情報も含めて符号化され たディジタルデータがらせん状または同心円状に記録ト ラックに記録されているディスクを線速度一定で回転さ せる回転手段と、前記ディスクからデータを読み取るデ ータ読み取り手段(ピックアップ)とを有するディスク 再生装置において、前記ディスクから読み出されたディ ジタルデータを一時的に記憶する記憶手段(バッファメ モリ)と、前記記憶手段への前記ディジタルデータの書 き込みを制御する書き込み制御手段と、前記ディジタル データから前記伝送レート情報を取り出すことのできる 復号化手段とを具備し、前記復号化手段は前記記憶手段 から前記伝送レート情報による伝送レートで前記ディジ タルデータを読み出すように制御する読み出し制御手段 と、前記記憶手段の蓄積量を検出する蓄積量検出手段と を具備し、前記蓄積量検出手段が前記記憶手段の容量以 上の蓄積量を検出した場合には、前記書き込み制御手段 は前記記憶手段への前記ディジタルデータの書き込みを 停止し、同時に前記データ読み取り手段を前記記録トラ ックの1ライン分内側へ移動し、前記データ読み取り手 段が移動前の位置に戻ってきた時点で前記記憶手段への 前記ディジタルデータの書き込みを再開するように構成 したものである。

【0013】さらにバッファメモリ(記憶手段)は、ピックアップがディスク上の最外周のトラックを1周するのに要する時間に、ディスクからのデータの伝送レートで読み出されるデータ最以上の容量を持つものとする。 【0014】(3) さらに上記第3の目的を達成するために本発明では、符号化データの復号化手段に付随する受信バッファメモリやフレームメモリ等を、前記バッファメモリと兼用するような構成とする。

20

[0015]

【作用】上記構成に基づく作用を説明する。

【0016】(1) 書き込み制御手段はディスクから の伝送レートでバッファメモリに符号化データを書き込 み、復号化手段が符号化データに含まれる伝送レート情 報を取り出すので、読み出し制御手段はこの伝送レート 情報に応じた伝送レートでバッファメモリから符号化デ ータを読み出すことができる。

【0017】(2) また蓄積量検出手段はバッファメ モリの蓄積量を検出し、書き込み制御手段はこの蓄積量 がバッファメモリの容量を超えた場合には書き込みを中 断し、ピックアップの位置を1トラック内側に移動して ディスクが1周する時間待った後に書き込みを再開する ので、バッファメモリのオーバーフローを避けることが できる。さらにディスクが1周するのに要する時間は、 ピックアップがディスクの最外周のトラック上にある場 合に最長となるため、ディスクからの伝送レートでこの 時間に読み出されるデータ量分の容量のバッファメモリ を用意しておけば、バッファメモリのアンダーフローを 避けることができる。

【0018】(3) またさらに復号化手段に付随する 受信バッファメモリやフレームメモリを前記バッファメ モリと兼用することにより、装置全体としてのメモリ数 の削減が可能となる。

[0019]

【実施例】以下に、本発明の実施例について図面を用い て説明する。

【0020】図1は本発明の第1の実施例を示すブロッ ク図であり、CD-ROMから動画像信号を再生するデ ィスク再生装置を示している。図1において、1は動画 30 像信号の符号化データが記録されたCD-ROMのディ スク、2はディスク1を線速度一定で回転させるモー タ、3はディスク1上の信号を固定伝送レートrp [b ps] (bits per second) で読み出すピックアップ、4 はピックアップ3によって読み出された信号を増幅及び 波形整形するプリアンプ回路、5はピックアップ3を制 御するピックアップサーボ回路、6はプリアンプ4から のディジタルデータについて、誤り訂正等のディスク1 の記録フォーマットに従ったディジタル信号処理を行う ディジタル信号処理回路、7はモータ2を線速度一定で 回転させるモータサーボ回路、8は前記ディジタル信号 処理後のデータについて、データ中の同期信号の検出や スクランブルの解除を行い符号化データとして出力する デ・スクランブル回路、9は書き込み制御回路13及び 読み出し制御回路による書き込み読み出しアドレスによ り、データの入出力が制御される容量M [bits]の バッファメモリ、10はバッファメモリ9から可変伝送 レートrb[bps]で読み出した符号化データから、 伝送レート情報を取り出すと共に動画像データを復号化 する復号化回路、11は復号化回路10に付随するフレ 50 ており、本実施例のようにある期間毎に伝送レートが変

ームメモリ、12は復号化された動画像データをアナロ グの出力映像信号に変換するD/A変換回路、13は書 き込みアドレスを生成しバッファメモリ9へのデータ書 き込みを制御する書き込み制御回路、14は復号化回路 10からの伝送レート情報に応じて読み出しアドレスを 生成し、バッファメモリ9から復号化回路10へのデー タ読み出しを制御する読み出し制御回路、15はバッフ ァメモリ9の書き込みアドレスと読み出しアドレスの差 分を監視することによりデータ蓄積量を検出する蓄積量 検出回路、16はシステム制御を行うマイコン、17は 出力端子である。

6

【0021】まず図1において、ディスク1に記録され ている符号化データについて図2を用いて説明する。図 2は、動画像信号を所定期間毎に適当な圧縮率で符号化 した場合の、平均伝送レートの変化の様子を表した図で ある。期間 t 1 ~ t 2 は平均伝送レートr 1 [b p s] で圧縮されたデータA、期間t2~t3は平均伝送レー トr2[bps]で圧縮されたデータB、期間t3~t 4 は平均伝送レートr3 [bps] で圧縮されたデータ Cである。ただしr2>r1>r3であり、このデータ A~データCが伝送レート情報も含めて連続的にディス ク1に記録されている。

【0022】ディスク1からの伝送レートrp[bp s]はrp≥r2という条件で設定されており、しかも 固定であるので、例えば r p = r 2 であればディスク 1 からデータBを読み出すのに要する時間は(t3- t 2) [s] であるが、データAを読み出すには(t2t 1) × r 1 / r 2 [s]、データCを読み出すには (t4-t1)×r3/r2[s]というように実際の 再生時間よりも短い時間で済んでしまう。このようなデ ィスクからの読み出し時間と実際の再生時間との差を吸 収するために、バッファメモリ9からのデータ読み出し の伝送レートrb [bps] は可変となっている。

【0023】この読み出し動作を図3を用いて詳しく説 明する。図3は図1における復号化回路10とその周辺 部を示すプロック図であり、図1に対応する部分には同 一符号を付けてある。ところで現在動画像信号の符号化 方式としては、直交変換と量子化及び可変長符号化にフ レーム間予測を組み合わせた方式が一般的であり、IS O(国際標準化機構)のMPEG方式もこれに準じた方 式となっている。図3は復号化回路10としてMPEG 方式に対応したものを用いた場合であり、101は単位 時間内での、例えば画像フレーム毎に必要な符号化デー タ量の変動を吸収するための受信バッファメモリ、10 2は可変長復号化回路、103は逆量子化(IQ)回 路、104は逆離散コサイン変換(IDCT)回路、1 05は加算機、106は動き補償(MC)回路である。 【0024】MPEG方式で符号化された符号化データ はその先頭部分で伝送レート情報が含まれる構成になっ

動すると、その変わり目毎に伝送レート情報が含まれることになる。このような符号化データがバッファメモリ9から受信バッファメモリ101を介して可変長復号化回路102に供給されると、伝送レート情報が復号化されて読み出し制御手段14に出力される。読み出し制御回路14はこの伝送レート情報に応じて読み出しアドレスを生成し、常に妥当な伝送レートでバッファメモリ9から復号化回路10へのデータ読み出しを行うようにする。かかる処理により、ディスク1から連続して圧縮率の異なる符号化データが読み出されてきても、それに対 10 応した伝送レートで再生を行っていくことができる。

【0025】一方可変長復号化回路102において復号化された他の主データは、IQ回路103、IDCT回路104において夫々IQ処理、IDCT処理が施されて加算機105においてMC処理後の参照フレーム画像データと加算された後に、最終的な画像データとして出力される。なおフレームメモリ11はMC回路106においてMC処理を行うために必要なものであり、少なくとも画像データ2フレーム分以上の容量を持つものとなっている。

【0026】次に図1におけるバッファメモリ9の容量に関連する動作を、図4、図5を用いて説明する。図4はディスク1上のトラックの様子を示した図であり、

(m-1)、m、(m+1)、・・・、(m+n)、(m+n+1) [但し、m、nは自然数] は夫々セクタを表し、P1~P3はピックアップ3の読み出し位置を表す。また図5はデータの伝送の様子を表した図であり、(a)はピックアップ3によりディスク1から読み出されるデータの並び、(b)は蓄積量検出回路15によるバッファメモリ9の蓄積量検出の様子、(c)は書き込み制御回路13によるデ・スクランブル回路8からバッファメモリ9へのデータ書き込みの様子、(d)のd1~d3はバッファメモリ9の蓄積量を模式的に表した図である。

【0027】図4において、ディスク1上のトラックは内側から外側に向かって読み出されていくので、ピックアップ3の位置はP1-P2-P3の順に動き、読み出されたデータの並びは図5 (a)のようにmから (m+n)まで順次連続となる。この場合バッファメモリ9の蓄積量は、図5 (d)のd1のように容量以下の余裕のある状態で動作が行なわれる。しかし、ディスク1からのデータの伝送レートrp[bps]よりも、バッファメモリ9からのデータの伝送レートrb[bps]が低い値 (rp>rb)であると、ある時点 (t5)でバッファメモリ9は図5 (d)のd2のようにデータ蓄積量が容量一杯 (full)になり、読み出しが間に合わずにそれ以上の書き込みができない状態になってしまう(オーバーフロー)。

【0028】蓄積量検出回路15は、書き込み制御回路 ロック図であり、図3に対応する部分には同一符号を付13からの書き込みアドレスと読み出し制御回路14か 50 けて詳細な説明を省略する。本実施例で新たな構成とな

らの読み出しアドレスの差分を監視することにより、バ ッファメモリ9のデータ蓄積量を検出している。この蓄 積量検出回路 1 5 が、図 5 (b) のように時刻 t 5 にお いてバッファメモリ9のfullを検出すると、マイコ ン16は書き込み制御手段13による書き込みアドレス の生成を中断して、図5 (c) のようにバッファメモリ 9へのデータ書き込みを一時停止させてしまう。さらに 同時にマイコン16はピックアップサーボ回路5により ·ピックアップ3の位置を1トラック内側に移動させ、再 びピックアップ3の読み出し位置をP1-P2-P3の 順に動くようにする。ディスク1上のピックアップ3の 位置アドレスが移動前の位置に戻ってくる(時刻 t 6) まで、m~ (m+n) のデータは2度読みになってしま うが、図5(c)のように時刻t5~t6の間はバッフ アメモリ9へのデータ書き込みを行わず、時刻 t 6にな って初めて書き込みを再開するので、バッファメモリ9 に書き込まれるデータの並びは・・ (m+n)、 (m+ n+1)、・・というように連続になる。

Я

【0029】さらに時刻 $t5\sim t6$ の間でも、バッファ メモリ 9 から復号化回路 $10\sim 0$ データ読み出しは伝送 レート r b [bps] で行われているので、時刻 t6にはバッファメモリ 9 の蓄積量は、図 5 (d) の d 3 のように full 0 の状態から r b× (t6-t5) [bits] だけ空きができた状態に復帰することになる。

【0030】ここでバッファメモリ9の容量を考えた場合、時刻 $t5 \sim t6$ の間に完全に空になってしまうと、それ以上データを読み出すことができない(アンダーフロー)。伝送レートは $rp \geq rb$ であり、(t6-t5)[s]が最長となるのはピックアップ3の読み出し位置がディスク1の最外周にある場合なので、その時のディスク1が1周に要する時間を(t6-t5)=T[s]とすると、バッファメモリ9の容量Mを少なくと $bM \geq (rp \times T)$ [bits]としておけば、アンダーフローを避けることができる。

【0031】例えばディスク1からのデータ読み出しを 伝送レート rp=9 [Mbps] で行い、線速度 v=3. 6 [m/s] とすると、CD-ROMの最外周長 l=0. 364 [m] であることから、 $M=rp\times l/v=9\times 0$. 364/3. 6=0. 91 [Mbits] 以上のバッファメモリを持てば良いことがわかる。

【0032】以上のように本発明の第1の実施例によれば、バッファメモリの蓄積量を監視してディスクからのデータ読み出しの制御を行うことにより、バッファメモリのオーバーフローを避けることができ、この制御を行うために充分な容量を確保することで、バッファメモリのアンダーフローを避けることができる。

【0033】次に、図6は本発明によるディスク再生装置の第2の実施例の要部、即ち図3と同じ部分を示すブロック図であり、図3に対応する部分には同一符号を付けて詳細な説明を省略する。本実施例で新たな構成とな

るのはメモリ18であり、これはバッファメモリ9と受 信パッファメモリ101を1つのメモリで兼用したもの である。この場合、読み出し制御回路14は直接メモリ 18から可変長符号化回路102へのデータ読み出しを 制御することになり、また通常受信バッファメモリ10 1の容量は、バッファメモリ9の容量より少なく設定さ れるので、メモリ18の容量はバッファメモリ9の容量 決定方法に依存することになる。

【0034】このように本発明の第2の実施例によれ ば、2つのメモリを兼用することにより装置全体のメモ 10 なバッファメモリの容量を決定することが可能となると リ数を少なくすることができる。

【0035】図7は本発明によるディスク再生装置の第 3の実施例の要部を示すプロック図であり、図6の場合 と同じく図3に対応する部分には同一符号を付けて詳細 な説明を省略する。本実施例で新たな構成となるのはメ モリ19であり、これはバッファメモリ9と受信バッフ ァメモリ101をフレームメモリ11で1つのメモリと して兼用したものである。第2の実施例と異なるのは、 メモリ18とフレームメモリ11では記憶すべきデータ が、符号化データと画像データというように異なるもの 20 であり、兼用する場合は両方のメモリとして同時に使用 することができなければならないという点である。しか し、フレームメモリ11が画像データ2フレーム分とい うことから、例えば2. 4 [Mbits] 分のメモリを 必要とした場合、汎用メモリとしては4 [Mbits] のメモリを使用することになる。そこでバッファメモリ 9及び受信バッファメモリ101としては、この残りの 1. 6 [Mbits] 分を使用することにより兼用が可 能となる。

【0036】このように本発明の第3の実施例によれ ば、3つのメモリを兼用することにより装置全体のメモ リ数を少なくすることができる。

【0037】以上全ての実施例において、データがらせ ん状(渦巻状)のトラックを形成して記録されるCDー ROMの場合について述べたが、これはこの限りではな く、例えばデータが同心円状の複数本のトラックを形成 して記録されるハードディスク等の場合についても本発 明は適用できる。また以上の実施例では、符号化データ として動画像データのみを取り扱う場合について述べた が、動画像データと音声データが多重化された符号化デ 40 ータ等を取り扱う場合にも、本発明は問題なく適用でき る。またさらに以上の実施例では、ディスクに記録され た符号化データの圧縮率が3段階に変動する場合につい て述べたが、これは3段階に限定されるものではない。 また、本発明は、光ディスクに限らず、光磁気ディスク や磁気ディスクの再生装置にも適用できる。

[0038]

【発明の効果】以上詳しく説明したように、本発明によ れば、復号化手段からの要求により符号化データの圧縮 率に応じた伝送レートでバッファメモリからデータを読 50 み出すことにより、変動する圧縮率の下で符号化された 符号化データを連続的に再生することができるという効 果が得られる。

10

【0039】また、バッファメモリのデータ蓄積量を検 出し、ピックアップの位置を制御して空読みを行うこと により、バッファメモリのオーバーフローを避けること ができる。さらに、ディスクからのデータの伝送レート とディスクの最外周1周を読み出すのに要する時間か ら、バッファメモリのアンダーフローを避け得るに充分

【0040】またさらに、復号化手段に付随する幾つか のメモリ(受信バッファメモリやフレームメモリなど) を前記バッファメモリと兼用することにより必要なメモ リ数を減らすことができ、装置としての小サイズ化及び コストダウンを図ることができるという効果が得られ

【図面の簡単な説明】

いう効果が得られる。

【図1】本発明の第1の実施例による、ディスク再生装 置を示すブロック図である。

【図2】ディスクに記録されている符号化データの、平 均伝送レートの変化の一例を示す図である。

【図3】バッファメモリから復号化回路への、データ読 み出しの動作を説明するための図である。

【図4】CD-ROMのディスク上における、トラック の様子の一例を示す図である。

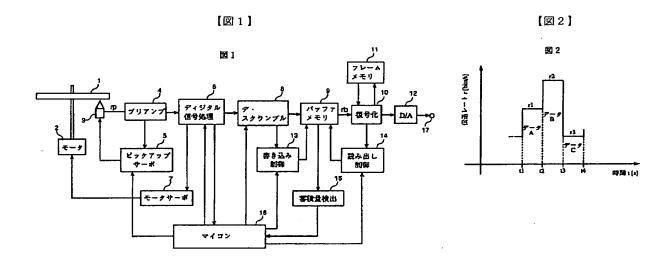
【図5】ディスクからのデータ読み出しと、バッファメ モリのデータの入出力の様子を説明するための図であ

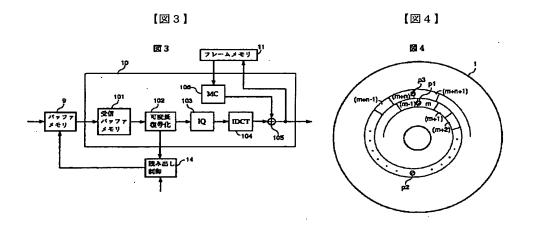
【図6】本発明の第2の実施例による、ディスク再生装 30 置の主要部を示すブロック図である。

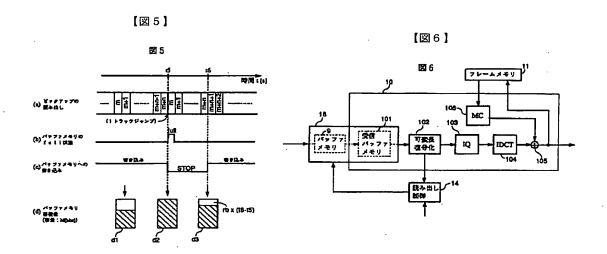
【図7】本発明の第3の実施例による、ディスク再生装 置の主要部を示すプロック図である。

【符号の説明】

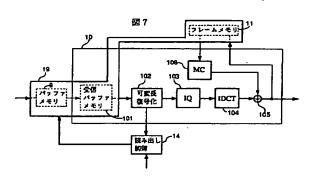
- 1 ディスク
- 2 モータ
- 3 ピックアップ
- 4 プリアンプ
- 5 ピックアップサーボ回路
- 6 ディジタル信号処理回路
 - 9 バッファメモリ
 - 10 復号化回路
 - 13 書き込み制御回路
 - 14 読み出し制御回路
 - 15 蓄積量検出回路
 - 16 マイコン
 - 18、19 メモリ
 - 101 受信バッファメモリ
 - 102 可変長復号化回路







【図7】



フロントページの続き

7, 1, 2 k

(72) 発明者 川前 治

神奈川県横浜市戸塚区吉田町292番地 株式会社日立製作所映像メディア研究所内

(72) 発明者 永井 裕

神奈川県横浜市戸塚区吉田町292番地 株式会社日立製作所映像メディア研究所内

(72) 発明者 奥 万寿男

神奈川県横浜市戸塚区吉田町292番地 株 式会社日立製作所映像メディア研究所内

(72) 発明者 坪井 幸利

神奈川県横浜市戸塚区吉田町292番地 株 式会社日立製作所映像メディア研究所内

Title of the Prior Art

Japanese Published Patent Application No.Hei.7-336639

Date of Publication: December 22, 1995

Translation of Paragraphs [0033], [0035], and figures 6 and 7

[0033] Next, figure 6 is a block diagram illustrating a main part of a second embodiment of a disk reproducing device according to the present invention.

(Abbreviation)

A memory 18 shares both a buffer memory 9 and a reception buffer memory 101 within one memory. In this case, a read control circuit 14 directly controls a data reading from the memory 18 to variable length decoding circuit 102, and the capacity of the reception buffer memory 101 is generally set so as to be less than that of the buffer memory 9. Therefore, the capacity of the memory 18 depends on the method of deciding the capacity of the buffer memory 9.

[0035] Figure 7 is a block diagram illustrating a substantial part of the embodiment 3 of the disk reproducing device according to the present invention.

(Abbreviation)

A memory 19 shares both the buffer memory 9 and the reception buffer memory 101 within a frame memory 11, as one memory. The embodiment 3 is different from the embodiment 2 in that the data which should be stored in the memory 18 is different from the data which should be stored in the frame memory 11, ie., the data which should be stored in the memory 18 is a coding data and the data which should be stored in the frame memory 11 is an image data, and that when these memory are shared, the memory must be able to be simultaneously used as both memories. However, the frame memory 11 has the capacity of two frame of image data, for example, when the frame memory 11 needs 2.4 [Mbits] memories, the capacity of 4 [Mbits] memories will be needed as a general-purpose memory. Consequently, in the buffer memory 9 and the reception buffer memory 101, it is possible to share one memory by using the capacity of the remaining 1.6 [Mbits] memories.

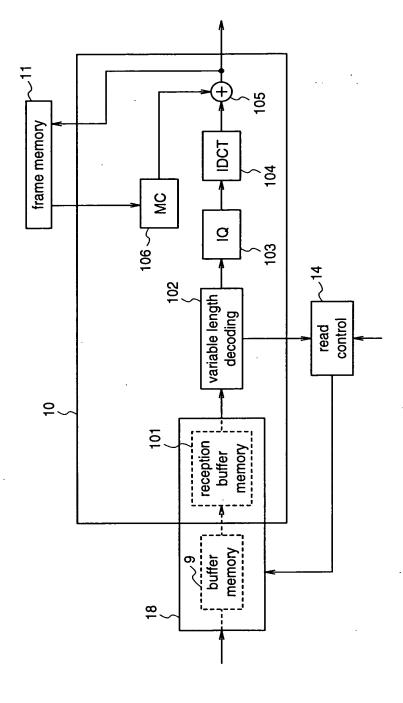


Fig.6

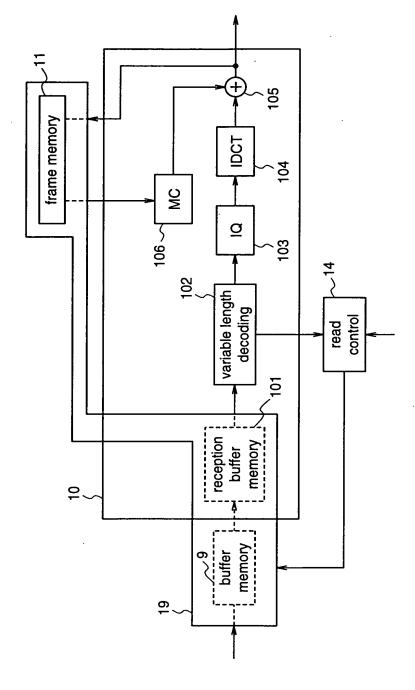


Fig.'